

Europäisches Patentamt  
European Patent Office  
Office européen des brevets



(11) EP 0 910 128 A2

(12) **EUROPÄISCHE PATENTANMELDUNG**

(43) Veröffentlichungstag:  
21.04.1999 Patentblatt 1999/16

(51) Int. Cl.<sup>6</sup>: H01L 51/20

(21) Anmeldenummer: 98118694.3

(22) Anmeldetag: 02.10.1998

(84) Benannte Vertragsstaaten:  
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU  
MC NL PT SE  
Benannte Erstreckungsstaaten:  
AL LT LV MK RO SI

(30) Priorität: 15.10.1997 DE 19745610

(71) Anmelder:  
SIEMENS AKTIENGESELLSCHAFT  
80333 München (DE)

(72) Erfinder:  
• Herbst, Waltraud  
91080 Uttenreuth (DE)  
• Günther, Ewald, Dr.  
91074 Herzogenaurach (DE)  
• Leuschner, Rainer, Dr.  
91091 Grossenseebach (DE)  
• Simmerer, Jürgen, Dr.  
91056 Erlangen (DE)

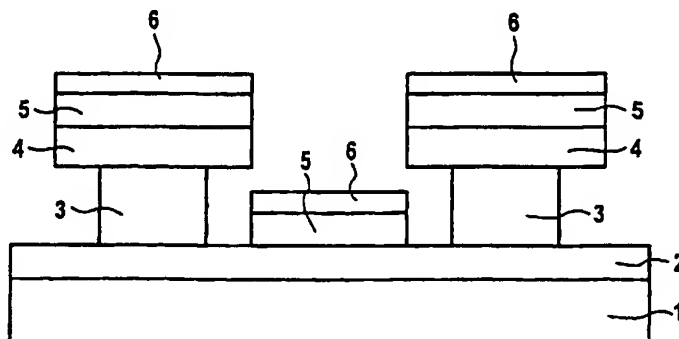
(54) **Herstellung von organischen elektrolumineszierenden Bauteilen**

(57) Ein neuartiges Verfahren zur Herstellung organischer elektrolumineszierender Bauteile mit einer strukturierten Elektrode, insbesondere Displays mit einer strukturierten Metallelektrode, umfaßt folgende Schritte:

- Auf eine auf einem Substrat (1) befindliche Bottom-Elektrode (2) werden mindestens zwei Schichten (3, 4) aufgebracht, wobei die erste Schicht (3) elektrisch isolierend ist und beim Aufbringen der zweiten Schicht (4) nicht geschädigt wird und zwischen den beiden Schichten eine definierte Grenze erhal-

ten bleibt, und wobei die erste Schicht eine höhere Löslichkeitsrate in einem flüssigen Entwickler aufweist als die zweite Schicht und die zweite Schicht strukturierbar ist,

- die zweite Schicht (4) wird strukturiert und die Struktur in die erste Schicht (3) übertragen,
- auf die zweite Schicht (4) wird wenigstens eine organische Funktionsschicht (5) aufgebracht,
- auf der organischen Funktionsschicht (5) wird eine Top-Elektrode (6) abgeschieden.



P 0 910 128 A2

## Beschreibung

[0001] Die Erfindung betrifft ein Verfahren zur Herstellung organischer elektrolumineszierender Bauteile mit einer strukturierten Elektrode, insbesondere Displays mit einer strukturierten Metallelektrode.

[0002] Mit dem zunehmenden Austausch von Daten und Information gewinnt deren Visualisierung, vorzugsweise in Endgeräten der Kommunikationstechnik, immer mehr an Bedeutung. Diese Informationsdarstellung findet üblicherweise mittels Pixel-Matrix-Anzeigevorrichtungen statt, die gegebenenfalls zusätzliche, fest vorgegebene Symboldarstellungen („Icons“) aufweisen. Bekannte Technologien von Pixel-Matrix-Vorrichtungen sind beispielsweise Kathodenstrahlbildröhren, die allerdings wegen des Platzbedarfs, der elektrischen Leistungsaufnahme und des Gewichts nicht für den Einsatz in mobilen und tragbaren elektronischen Geräten in Frage kommen. Wesentlich besser geeignet sind für diesen Zweck Flachbildschirme („Flat Panel Displays“), die heutzutage vorwiegend auf der Technologie der Flüssigkristall-Displays (LC-Displays) basieren.

[0003] Einfache, monochrome, passiv-matrix-getriebene LC-Displays bieten den Vorteil einer kostengünstigen Herstellbarkeit neben geringer elektrischer Leistungsaufnahme, kleinem Gewicht und geringem Platzbedarf. Jedoch sind mit dem Einsatz derartiger Displays auch gravierende Nachteile verbunden. Aufgrund des technologisch-physikalischen Prinzips sind die Anzeigen nämlich nicht selbst-emittierend, d.h. sie sind nur unter besonders günstigen Umgebungslichtverhältnissen zuverlässig abzulesen und zu erkennen. Eine weitere wesentliche Beschränkung besteht in dem stark eingeschränkten Betrachtungswinkel der Anzeige.

[0004] Das Problem des mangelnden Kontrastes bei nicht optimalen Umgebungslichtverhältnissen läßt sich zwar durch eine zusätzlich angebrachte Hinterleuchtung verbessern, allerdings ist diese Verbesserung mit mehreren Nachteilen verbunden. So wird durch die Hinterleuchtung die Dicke des LC-Flachbildschirms vervielfacht. Während nämlich LC-Displays ohne Hinterleuchtung mit einer Dicke < 1 mm gefertigt werden können, beträgt die Gesamtdicke von hinterleuchteten LC-Displays typischerweise einige Millimeter. Neben den Lampen bzw. Leuchtstoffröhren trägt vor allem die zur homogenen Ausleuchtung der Displayfläche notwendige Lichtleitplastik („Diffusor“) zur Vergrößerung der Dicke bei. Ein wesentlicher Nachteil der Hinterleuchtung besteht außerdem darin, daß der überwiegende Anteil der elektrischen Leistungsaufnahme für die Beleuchtung benötigt wird. Darüber hinaus wird zum Betrieb der Lichtquellen (Lampen und Leuchtstoffröhren) eine höhere Spannung benötigt, die üblicherweise mit Hilfe von „Voltage-up-Convertern“ aus Batterien oder Akkumulatoren erzeugt wird.

[0005] Eine bessere Performance als mit im Passiv-Modus angesteuerten LC-Displays kann mit Aktiv-Matrix-LC-Displays erreicht werden. Dabei ist jedem

Bildpunkt mit seinen drei Grundfarben jeweils ein Dünnfilmtransistor (Thin Film Transistor, TFT) zugeordnet. Die TFT-Technologie ist jedoch sehr aufwendig, und aufgrund der hohen auftretenden Prozeßtemperaturen werden hohe Anforderungen an die verwendeten Substrate gestellt; dementsprechend hoch ist der Preis für Aktiv-Matrix-LC-Displays.

[0006] Die Schaltzeit eines einzelnen Flüssigkristall-Pixels beträgt - bedingt durch das physikalische Prinzip der Re-Orientierung eines Moleküls im elektrischen Feld - typischerweise einige Millisekunden und ist zudem noch stark temperaturabhängig. So macht sich bei tiefen Temperaturen der langsame und verzögerte Bildaufbau, beispielsweise in Verkehrsmitteln (Navigationssysteme in Kraftfahrzeugen), störend bemerkbar. Für Applikationen, in denen rasch wechselnde Informationen bzw. Bilder zur Anzeige kommen, beispielsweise bei Videoapplikationen, ist die LC-Technologie deshalb nur bedingt einsetzbar.

[0007] Andere Display-Technologien haben entweder noch nicht den Reifegrad einer technischen Anwendbarkeit erreicht, beispielsweise Flat-Panel-CRTs (CRT = Cathode Ray Tube), oder ihrem Einsatz, vor allem in tragbaren elektronischen Geräten, stehen gravierende Nachteile aufgrund spezifischer Kenngrößen gegenüber: hohe Betriebsspannung bei Vakuum-Fluoreszenz-Anzeigen und anorganischen Dünnfilm-Elektrolumineszenz-Anzeigen bzw. hohe Kosten bei Displays auf der Basis anorganischer Leuchtdioden.

[0008] Die genannten Nachteile lassen sich mit Anzeigen auf der Basis von organischen Leuchtdioden (Organic Light Emitting Diodes, OLEDs) umgehen. Diese neue Technologie weist gegenüber LC-Displays vielfältig Vorteile auf, von denen die wesentlichen folgende sind:

- Aufgrund des Prinzips der Selbstemissivität entfällt die Notwendigkeit einer Hinterleuchtung, was Platzbedarf, Leistungsaufnahme und Gewicht deutlich reduziert.
- Die typischen Schaltzeiten von Bildelementen liegen in der Größenordnung von 1 µs und erlauben damit problemlos die Darstellung schneller Bildfolgen.
- Die Schaltzeiten weisen keine störende Trägheit bei niedrigen Temperaturen auf.
- Der Ablesewinkel ist wesentlich größer als bei LC-Displays und beträgt nahezu 180°.
- Die bei LC-Displays notwendigen Polarisatoren entfallen, so daß eine größere Helligkeit auch bei gemultiplexter Anzeige erreichbar ist.
- Organische Leuchtdioden lassen sich im Gegensatz zu anderen Display-Technologien auch auf flexiblen Substraten und in nicht-planaren Geometrien herstellen.

[0009] Die Herstellung und der Aufbau von Displays auf der Basis organischer Leuchtdioden ist im Vergleich

zu LC-Displays einfacher und damit kostengünstiger realisierbar. Typischerweise erfolgen Aufbau und Herstellung folgendermaßen.

[0010] Das Substrat, beispielsweise Glas, ist ganzflächig mit einer transparenten Elektrode, beispielsweise aus Indium-Zinn-Oxid (ITO), beschichtet. Zur Herstellung von Pixel-Matrix-Anzeigen muß sowohl die transparente Elektrode als auch die Topelektrode strukturiert werden. Beide Elektroden sind dabei üblicherweise in Form von parallelen Leiterbahnen strukturiert, wobei die Leiterbahnen von transparenter Elektrode und Topelektrode senkrecht zueinander verlaufen. Die Strukturierung der transparenten Elektrode erfolgt mit einem photolithographischen Prozeß unter Einschluß naßchemischer Ätzverfahren, deren Details dem Fachmann bekannt sind. Die Auflösung, die mit diesen Verfahren erreichbar ist, wird im wesentlichen durch die photolithographischen Schritte und die Beschaffenheit der transparenten Elektrode begrenzt. Nach dem Stand der Technik sind dabei sowohl Pixelgrößen wie auch nicht emittierende Zwischenräume zwischen den Pixeln von wenigen Mikrometern Größe realisierbar. Die Länge der streifenförmigen Leiterbahnen der transparenten Elektrode kann bis zu vielen Zentimetern betragen. Je nach verwendeter Lithographiemaske können auch emittierende Flächen bis zu einer Größe von mehreren Quadratzentimetern erzeugt werden. Die Abfolge der einzelnen emittierenden Flächen kann regelmäßig (Pixel-Matrix-Display) oder variabel sein (Symboldarstellungen).

[0011] Auf das Substrat mit der strukturierten transparenten Elektrode werden eine oder mehrere organische Schichten aufgebracht. Diese organischen Schichten können aus Polymeren, Oligomeren, niedermolekularen Verbindungen oder Mischungen hiervon bestehen. Zum Aufbringen von Polymeren, beispielsweise Polyanilin, Poly(p-phenylen-vinyl) und Poly(2-methoxy-5-(2'-ethyl)-hexyloxy-p-phenylen-vinyl), finden üblicherweise Prozesse aus flüssiger Phase Anwendung (Auftragen einer Lösung mittels Spin-Coating oder Rakeln), während für niedermolekulare und oligomere Verbindungen eine Gasphasenabscheidung bevorzugt wird (Aufdampfen oder „Physical Vapor Deposition“, PVD). Beispiele für niedermolekulare, bevorzugt positive Ladungsträger transportierende Verbindungen sind: N,N'-Bis-(3-methylphenyl)-N,N'-bis-(phenyl)-benzidin (m-TPD), 4,4',4"-Tris-(N-3-methylphenyl-N-phenyl-amino)-triphenylamin (m-MTDATA) und 4,4',4"-Tris-(carbazol-9-yl)-triphenylamin (TCTA). Als Emittier wird beispielsweise Hydroxychinolin-Aluminium-III-Salz (Alq) verwendet, das mit geeigneten Chromophoren dotiert sein kann (Chinacridon-Derivate, aromatische Kohlenwasserstoffe u.s.w.). Gegebenenfalls können zusätzliche, die elektrooptischen Eigenschaften ebenso wie die Langzeiteigenschaften beeinflussende Schichten vorhanden sein, beispielsweise aus Kupfer-Phthalocyanin. Die gesamte Dicke der Schichtabfolge kann zwischen 10 nm und 10 µm betragen, typischerweise

liegt sie im Bereich zwischen 50 und 200 nm.

[0012] Die Topelektrode besteht üblicherweise aus einem Metall, das im allgemeinen durch Gasphasenabscheidung aufgebracht wird (thermisches Verdampfen, Sputtern oder Elektronenstrahlverdampfung). Bevorzugt werden unedle und damit insbesondere gegenüber Wasser und Sauerstoff reaktive Metalle eingesetzt, wie Lithium, Magnesium, Aluminium und Calcium sowie Legierungen dieser Metalle untereinander oder mit anderen Metallen. Die zur Herstellung einer Pixel-Matrix-Anordnung erforderliche Strukturierung der Metallelektrode wird im allgemeinen dadurch erreicht, daß das Metall durch eine Schattenmaske hindurch aufgebracht wird, die entsprechend geformte Öffnungen aufweist.

[0013] Ein in dieser Weise hergestelltes OLED-Display kann zusätzliche, die elektrooptischen Eigenschaften beeinflussende Einrichtungen enthalten, wie UV-Filter, Polarisationsfilter, Anti-Reflex-Beschichtungen, als „Micro-Cavities“ bekannte Einrichtungen sowie Farbkonversions- und Farbkorrekturfilter. Ferner ist eine hermetische Verpackung („Packaging“) vorhanden, durch das die organischen elektrolumineszierenden Displays vor Umwelteinflüssen, wie Feuchtigkeit und mechanische Belastungen, geschützt werden. Außerdem können Dünnschichttransistoren zur Ansteuerung der einzelnen Bildelemente („Pixel“) vorhanden sein.

[0014] Für hochauflösende Displays, mit denen die Darstellung eines großen Informationsgehaltes möglich ist, ist eine feine Strukturierung der Metallelektrode in Form von Leiterbahnen erforderlich, d.h. sowohl die Breite der Leiterbahnen als auch die Zwischenräume müssen unter Einhaltung enger Toleranzen im µm-Bereich strukturierbar sein. Die Breite einer Leiterbahn kann dabei zwischen 10 µm und mehreren hundert Mikrometern liegen, bevorzugt zwischen 100 und 300 µm. Zum Erreichen eines hohen Füllfaktors (Anteil der aktiven, Licht emittierenden Fläche im Verhältnis zur Gesamtfläche der Display-Anordnung) ist es außerdem erforderlich, daß die Zwischenräume zwischen den metallischen Leiterbahnen wie auch die Zwischenräume zwischen den Leiterbahnen der transparenten Elektrode nur wenige Mikrometer betragen.

[0015] Zur Herstellung strukturierter Metallelektroden kann zunächst durch einen Gasphasenprozeß ganzflächig eine Metallschicht aufgebracht werden, die nachfolgend mit photolithographischen Methoden strukturiert wird. Dies hat aber den entscheidenden Nachteil, daß beim Entfernen der nicht benötigten Teile der Metallschicht („Zwischenräume“) die empfindlichen organischen Funktionsschichten beschädigt werden können. Derartige Prozesse zum definierten Entfernen von Teilen der Metallschicht sind beispielsweise „Lift-Off-Prozesse“ und Plasmaätzen. Da jedoch bereits die Beschädigung bzw. Zerstörung einzelner Bildelemente zu einer erheblichen Beeinträchtigung bis hin zur Unbrauchbarkeit des gesamten Displays führt, ist mit den genannten Techniken eine sichere Prozeßführung

und damit eine hohe Ausbeute in der Produktion nicht realisierbar. Erschwerend kommt hinzu, daß der Einsatz sowohl von wäßrigen als auch von organischen Lösemitteln zum Entfernen eines Teiles der Metallschicht - durch störende Diffusion der Lösemittel in die organischen Funktionsschichten - nur äußerst begrenzt möglich ist.

[0016] Eine weitere Möglichkeit zur Strukturierung der Metallelektrode besteht in der selektiven Abscheidung des Metalls, beispielsweise in Form von Leiterbahnen, durch entsprechend strukturierte Schattenmasken. Diese Schattenmasken können aus Edelstahl oder aus photolithographisch strukturierbarem Glas hergestellt sein. Die Zwischenräume zwischen einzelnen Leiterbahnen entsprechen dabei auf der Seite der Schattenmaske dünnen „Stegen“, die eigentlichen Leiterbahnen der Metallelektrode werden durch entsprechend geformte Öffnungen hindurch abgeschieden. Sowohl aus Gründen der Stabilität der Schattenmaske als auch aus produktionstechnischen Gründen bei deren Fertigung sind Stegbreiten  $< 150 \mu\text{m}$  bei Edelstahl bzw.  $< 90 \mu\text{m}$  bei Glas nicht zuverlässig herstellbar. Erschwerend kommt hinzu, daß während des Abscheidungsprozesses des Metalls der Abstand zwischen Substrat und Maske nur wenige Mikrometer betragen darf, um scharfe Kanten der metallischen Strukturen zu gewährleisten. Die Schattenmaske darf außerdem nicht durch zu großen Anpreßdruck auf das Substrat die organischen Funktionsschichten beschädigen. Darüber hinaus wird die Herstellung von nicht-planaren organischen Leuchtdioden auf gekrümmten Flächen durch die genannten Probleme substantiell erschwert. Ein weiteres Problem in bezug auf die Fertigungstauglichkeit von organischen LED-Displays mit Schattenmasken besteht darin, daß das Substrat mit den organischen Funktionsschichten reproduzierbar mit hohem Durchsatz (Produktion einiger tausend Displays pro Tag) bis auf wenige Mikrometer genau über den zugehörigen Strukturen der Schattenmaske positioniert werden muß. Ferner können mit Schattenmasken - aus geometrischen Gründen - keine Formen oder Symbole dargestellt werden, bei denen eine nicht-emittierende Fläche vollständig von einer emittierenden Fläche umschlossen ist, beispielsweise konzentrische Kreise.

[0017] Aus der US-Patentschrift 5 276 380 sind elektrolumineszierende Displays bekannt, bei denen zwischen den Licht emittierenden Pixelreihen senkrecht stehende „Wände“ angeordnet sind, die das organische elektrolumineszierende Medium überragen. Ein derartiger Aufbau hat den Nachteil, daß er nicht zur Herstellung beliebig geformter Symbole geeignet ist. Außerdem ist die Größe der einzelnen Bildelemente durch die Höhe der Wände begrenzt. Großflächige Anzeigen lassen sich auf diese Weise somit nicht realisieren.

[0018] Aufgabe der Erfindung ist es, ein Verfahren anzugeben, das die fertigungstaugliche Herstellung von strukturierten Elektroden in organischen elektrolumi-

neszierenden Bauteilen erlaubt, und zwar insbesondere von feinstrukturierten metallischen Top-Elektroden für hochauflösende Displays bzw. für Darstellungen, die feinstrukturierte Details enthalten, wobei eine gleichzeitige Darstellung von separaten Symbolen und Informationen auf der pixelierten Displayfläche möglich sein soll.

[0019] Dies wird erfindungsgemäß dadurch erreicht,

- daß auf eine auf einem Substrat befindliche Bottom-Elektrode mindestens zwei Schichten aufgebracht werden, wobei die erste Schicht elektrisch isolierend ist und beim Aufbringen der zweiten Schicht nicht geschädigt wird und zwischen den beiden Schichten eine definierte Grenze erhalten bleibt, und wobei die erste Schicht eine höhere Löslichkeitsrate in einem flüssigen Entwickler aufweist als die zweite Schicht und die zweite Schicht strukturierbar ist,
- daß die zweite Schicht strukturiert und die Struktur in die erste Schicht übertragen wird,
- daß auf die zweite Schicht wenigstens eine organische Funktionsschicht aufgebracht wird,
- und daß auf der organischen Funktionsschicht eine Top-Elektrode abgeschieden wird.

[0020] Durch die Erfindung wird ein neuartiges Verfahren zur Herstellung organischer elektrolumineszierender Bauteile geschaffen. Dieses Verfahren ermöglicht die Herstellung von strukturierten Elektroden, wie Metallelektroden, insbesondere für organische elektrolumineszierende Displays, ohne daß die Gefahr einer Beschädigung der organischen Funktionsschichten besteht, wie dies bei bekannten Prozessen der Fall ist. Außerdem kann auf die Verwendung von fehleranfälligen Schattenmasken verzichtet werden, und die erreichbare Auflösung wird hinsichtlich Untergrenze und Bandbreite deutlich vergrößert.

[0021] Die Top-Elektrode, die vorzugsweise eine kleine Austrittsarbeit für Elektronen aufweist und damit als elektroneninjizierende Elektrode fungiert, besteht insbesondere aus Metall oder einer metallischen Legierung. Diese Elektrode kann jedoch auch einen Schichtaufbau aufweisen, wobei auf einer dünnen dielektrischen Schicht ( $< 5 \text{ nm}$ ), die beispielsweise aus Lithiumfluorid oder Aluminiumoxid besteht, eine Metall- oder ITO-Schicht als (transparente) Elektrode angeordnet ist.

[0022] Beim Verfahren nach der Erfindung ist wesentlich, daß die erste auf die Bottom-Elektrode, die strukturiert sein kann, aufgebrachte Schicht, d.h. die untere Schicht, beim Aufbringen der zweiten Schicht (obere Schicht) nicht geschädigt wird und zwischen den beiden Schichten eine definierte Grenze erhalten bleibt. Die erste und/oder die zweite Schicht besteht vorteilhaft aus einem organischen filmbildenden Material, vorzugsweise aus einem Photolack.

[0023] Photolacke, die auch als Photoresists bezeichnet

net werden, sind lichtempfindliche, filmbildende Materialien, deren Löslichkeitsverhalten sich durch Belichtung oder durch Bestrahlung ändert; dabei wird zwischen positiven und negativen Photolacken unterschieden. Besteht im vorliegenden Fall sowohl die obere als auch die untere Schicht aus einem Photolack und sind beide Photolacke im gleichen Wellenlängenbereich empfindlich, dann darf der Photolack der unteren Schicht kein negativ arbeitendes System sein.

[0024] Bei einer bevorzugten Ausführungsform beinhaltet das Verfahren nach der Erfindung als wesentliches Merkmal einen photolithographischen Prozeß, bei dem auf die transparente Bottom-Elektrode, gegebenenfalls nach deren Strukturierung, wenigstens zwei Schichten aufgebracht werden, von denen die erste Schicht aus einem Lack oder einem positiven Photolack und die zweite Schicht aus einem positiven oder negativen Photolack besteht; im Falle einer ersten Schicht aus Photolack wird diese vor dem Aufbringen der zweiten Schicht flutbelichtet. Die Schichten werden dann derart strukturiert, daß die organischen Funktionsschichten und die (metallische) Top-Elektrode darauf flächig aufgebracht bzw. abgeschieden werden können. Die Strukturierung der Schichten bzw. der Top-Elektrode verläuft dabei quer zur Strukturierung der Bottom-Elektrode. Das Aufbringen der organischen Funktionsschicht(en) auf die zweite Schicht kann allgemein sowohl durch einen thermischen Verdampfungsprozeß als auch aus einer Lösung, beispielsweise durch Aufschleudern oder Rakeln und anschließende Trocknung, erfolgen.

[0025] Beim photolithographischen Verfahrensschritt ist folgendes wichtig. Die erste der beiden Schichten muß überlackfähig („overcoatable“) sein. Dies bedeutet, daß die beiden Schichten ohne ein sogenanntes Inter-mixing übereinander aufgebracht werden können, d.h. die eingesetzten Lacke sind in unterschiedlichen Lösemitteln löslich, so daß der (Photo)Lack der ersten Schicht durch das Lösemittel für den Photolack der zweiten Schicht nicht angegriffen wird. Dadurch ist gewährleistet, daß der definierte Aufbau der ersten Schicht beim Aufbringen der zweiten Schicht erhalten bleibt und zwischen den beiden Schichten eine definierte Grenze existiert.

[0026] Für den photolithographischen Verfahrensschritt ist außerdem erforderlich, daß die erste Schicht eine höhere Entwicklungsrate aufweist als die zweite Schicht. Dies bedeutet, daß bei der - nach der Belichtung - für die Strukturierung erforderlichen Behandlung der Lackschichten mit einer Entwicklerlösung sich die erste Schicht schneller auflöst als die zweite Schicht. Von Vorteil ist es dabei, wenn die beiden Schichten mit demselben Entwickler, der insbesondere ein wäßrig-alkalischer Entwickler ist, behandelt, d.h. entwickelt werden können.

[0027] Für die untere Schicht werden im allgemeinen elektrisch isolierende organische oder anorganische Materialien verwendet. Geeignete anorganische Mate-

rialien sind beispielsweise Siliciumdioxid, Siliciumnitrid und Aluminiumoxid.

[0028] Die untere Schicht kann beispielsweise aber auch aus einem alkalisch entwickelbaren nicht-photosensitiven Polyimid bestehen. Vorteilhaft ist die untere Schicht photosensitiv und besteht dabei vorzugsweise aus einem positiven Photoresist auf der Basis von Polyglutarimid oder Polybenzoxazol.

[0029] Die obere Schicht ist vorteilhaft ebenfalls ein Photolack. Vorzugsweise besteht diese Schicht aus einem positiven Photoresist (Positivresist) auf Novolak/Diazochinon-Basis oder aus einem negativen Photoresist (Negativresist) auf der Basis Novolak/Phosphorsäure. Als Positivresist können auch Poly(methylmethacrylat) (PMMA), Poly(methylisopropylketon) (PMIPK) und sogenannte chemisch verstärkte Systeme auf Poly-(p-hydroxystyrol)-Basis mit tert.-Butoxycarbonyl-Schutzgruppen (t-BOC-Gruppen) eingesetzt werden. Als Negativresist können beispielsweise auch Poly(silphenylen-siloxane) dienen.

[0030] Es ist aber auch möglich, die obere Schicht indirekt zu strukturieren. Dazu dient dann als Schichtmaterial beispielsweise amorpher Kohlenstoff (a-C) oder amorpher wasserstoffhaltiger Kohlenstoff (a-C:H). Derartige Schichten werden in einem Sauerstoffplasma strukturiert, wobei eine Ätzmaske in Form einer siliciumhaltigen Photolackschicht verwendet wird, insbesondere ein sogenannter CARL-Resist (CARL = Chemical Amplification of Resist Lines) oder ein TSI-System (TSI = Top Surface Imaging).

[0031] Die obere Schicht weist nach der Strukturierung vorteilhaft eine größere Strukturbreite auf als die untere Schicht. Der Unterschied in der Strukturbreite („Überhang“) beträgt dabei vorteilhaft zwischen 0,1 und 50 µm, insbesondere zwischen 1 und 10 µm. Vorzugsweise beträgt die Dicke der unteren Schicht 0,1 bis 30 µm, insbesondere 0,5 bis 10 µm, und diejenige der oberen Schicht 0,1 bis 30 µm, insbesondere 0,5 bis 5 µm.

[0032] Ein wesentlicher Vorteil des Verfahrens nach der Erfindung besteht darin, daß es sowohl für Pixel-Displays als auch für beliebig geformte Symbole („Icons“) anwendbar ist. Eine elektrolumineszierende Anzeige beispielsweise kann somit aus einem zentralen Bereich mit einzelnen, in Zeilen und Spalten angeordneten Bildelementen (Pixeln) bestehen, die von einer Reihe von Symbolen umgeben sind. Weitere Vorteile bestehen in folgendem:

- Auf die Verwendung von Schattenmasken zur strukturierenden Abscheidung der (metallischen) Top-Elektrode kann verzichtet werden. Damit entfällt ein kostenintensiver und fehleranfälliger Prozeßschritt.
- Die zur Entfernung eines Teiles der Metallelektrode notwendigen Prozesse entfallen. Damit besteht keine Gefahr, daß die organischen Funktionsschichten durch Plasmaprozesse oder durch die Einwirkung von Lösemitteln geschädigt werden.

Außerdem wird ein hohes Maß an Prozeßsicherheit und -stabilität erreicht, durch die Erhöhung der Ausbeute sind günstigere Kosten zu realisieren.

- Die Metallelektrode kann großflächig abgeschieden werden. Die auf den Zwischenräumen zwischen den eigentlichen Leiterbahnen abgeschiedenen Teile brauchen nicht entfernt zu werden, da zwischen den eigentlichen Leiterbahnen und dem Metall in den Zwischenräumen keine elektrisch leitende Verbindung besteht.
- Gegenüber der Strukturierung der Metallelektrode mittels einer einzigen Photolackschicht besteht der wesentliche Vorteil, daß die erreichbare „Unterschneidung“ bei einer Zweischichtanordnung deutlich größer ist als bei einer Anordnung mit nur einer Schicht. Die Wahrscheinlichkeit für einen elektrischen Kurzschluß zwischen zwei benachbarten metallischen Leiterbahnen, der zum Versagen eines Displays führen würde, ist somit wesentlich geringer.

[0033] Anhand von Ausführungsbeispielen und einer Figur soll die Erfindung noch näher erläutert werden.

[0034] Die Figur zeigt - nicht maßstäblich - einen schematischen Querschnitt durch eine nach dem erfindungsgemäßen Verfahren hergestellte organische Leuchtdiode. Dabei befindet sich auf einem Substrat 1 eine transparente strukturierte Bottom-Elektrode 2. Das Substrat, das eine nicht-planare Geometrie aufweisen kann, besteht beispielsweise aus Glas, Metall, wie Silicium, oder aus einem Polymer (in Form einer Folie); die Bottom-Elektrode ist beispielsweise eine ITO-Elektrode (ITO = Indium Tin Oxide). Die nachfolgenden Schichten sind eine untere Photolackschicht 3, eine obere Photolackschicht 4 und eine organische Funktionsschicht 5. Auf der organischen Funktionsschicht 5 befindet sich dann die strukturierte Top-Elektrode 6 (Metallelektrode).

[0035] Bei der Herstellung der in der Figur schematisch dargestellten Anordnung können die Materialien für die organischen Funktionsschichten aus mehreren Verdampferquellen, die in geeignetem Abstand zueinander angeordnet sind, gleichzeitig aufgedampft werden; anschließend wird dann die Metallelektrode aufgebracht. Außerdem kann der Abstand zwischen Verdampferquelle und Substrat während der Deposition der organischen Funktionsschichten anders sein als der Abstand zwischen Verdampferquelle und Substrat während der Deposition der Metallelektrode. Ferner kann das Substrat während der Deposition der organischen Funktionsschichten bewegt werden, während es bei der Deposition der Metallelektrode in seiner Position gehalten wird.

#### Beispiel 1

Herstellung eines OLED-Displays mit einer photosensitiven ersten Schicht

[0036] Die Herstellung des Displays verläuft nach folgenden Prozeßschritten:

1. Eine ganzflächig mit Indium-Zinn-Oxid (ITO) beschichtete Glasplatte wird mit Hilfe eines photolithographischen Verfahrens mit anschließendem naßchemischen Ätzen derart strukturiert, daß parallele Leiterbahnen mit einer Breite von ca. 200 µm und einem Zwischenraum von ca. 50 µm entstehen. Die Leiterbahnen sind jeweils etwa 2 cm lang und enthalten an ihrem äußeren Ende gegebenenfalls Zusätze zur Kontaktierung. Der bei der Strukturierung verwendete Photolack wird vollständig entfernt.
2. Die Glasplatte wird ca. 1 h bei einer Temperatur von 250°C ausgeheizt, dann wird ein kommerzieller Photolack auf der Basis von Polyglutarimid aufgeschleudert (Aufbringen während 10 s bei 700 U/min, Abschleudern für 30 s bei 4000 U/min). Die erhaltene Schicht wird 170 s bei 250°C auf einer Heizplatte getrocknet. Anschließend erfolgt eine Flutbelichtung bei einer Wellenlänge von 248 nm (polychromatisch) mit einer Dosis von 1000 mJ/cm<sup>2</sup>. Danach wird ein kommerzieller Photolack auf der Basis von Novolak/Diazochinon (10:1 mit (1-Methoxy-2-propyl)-acetat verdünnt) bei 2000 U/min während 20 s aufgeschleudert. Die beiden Schichten werden 60 s bei 100°C getrocknet, und anschließend wird mit einer Dosis von 62 mJ/cm<sup>2</sup> bei einer Wellenlänge von 365 nm (polychromatisch) durch eine Lithographiemaske belichtet. Dann wird mit einem Tetramethylammoniumhydroxyd enthaltenden kommerziellen Entwickler - je nach dem gewünschten Überstand der oberen Schicht - 40 bis 80 s entwickelt; bei einer Entwicklungszeit von 60 s wird beispielsweise ein Überstand von etwa 10 µm erhalten. Die Schichtdicke der unteren Schicht beträgt etwa 900 nm; beide Schichten zusammen sind etwa 2,6 µm dick. Anschließend werden mittels eines Sauerstoffplasmas (RF-Leistung: 500 W, Gasfluß: 30 sccm) für 20 s Lackreste von der ITO-Oberfläche entfernt.
3. Bei einem Druck von 10<sup>-5</sup> mbar wird durch konventionelles thermisches Aufdampfen eine Schicht aus N,N'-Bis(3-methylphenyl)-N,N'-bis(phenyl)-benzidin (m-TPD) aufgebracht (Schichtdicke: 135 nm, Aufdampfrate: 0,2 nm/s). Ohne Änderung des Druckes, d.h. ohne Belüften des Vakuum-Rezipienten, wird anschließend durch thermisches Verdampfen eine Schicht aus Hydroxychinolin-Aluminium(III)-Salz (Alq) mit einer Dicke von 65 nm aufgebracht (Aufdampfrate: 0,2 nm/s).
4. Ohne Verwendung einer Maske wird durch ther-

misches Verdampfen Magnesium in einer Schichtdicke von 100 nm auf die aktive Fläche des Displays aufgebracht (Depositionsrate: 1 nm/s, Druck:  $10^{-5}$  mbar). Ohne das Vakuum zu unterbrechen, wird - ebenfalls durch thermisches Verdampfen - Silber in einer Schichtdicke von 100 nm auf die aktive Display-Fläche aufgebracht (Depositionsrate: 1 nm/s, Druck:  $10^{-5}$  mbar).

[0037] Das Display leuchtet deutlich sichtbar auch bei hellem Tageslicht unter Sonneneinstrahlung, die Emissionsfarbe ist grünlich-gelb.

#### Beispiel 2

Herstellung eines OLED-Displays mit einer nicht-photoempfindlichen ersten Schicht

[0038] Die Herstellung des Displays verläuft nach folgenden Prozeßschritten:

1. Eine ganzflächig mit Indium-Zinn-Oxid (ITO) beschichtete Glasplatte wird mit Hilfe eines photolithographischen Verfahrens mit anschließendem naßchemischen Ätzen derart strukturiert, daß parallele Leiterbahnen mit einer Breite von ca. 200 µm und einem Zwischenraum von ca. 50 µm entstehen. Die Leiterbahnen sind jeweils etwa 2 cm lang und enthalten an ihrem äußeren Ende gegebenenfalls Zusätze zur Kontaktierung. Der bei der Strukturierung verwendete Photolack wird vollständig entfernt.

2. Die Glasplatte wird ca. 1 h bei einer Temperatur von 250°C ausgeheizt, dann wird ein kommerzielles nicht-photoempfindliches Polyimid bei 5000 U/min während 30 s aufgeschleudert. Die erhaltene Schicht wird 90 s bei 100°C auf einer Heizplatte getrocknet (Schichtdicke: 10 µm). Danach wird ein kommerzieller Photolack auf der Basis von Novolak/Diazochinon (10:1 mit (1-Methoxy-2-propyl)-acetat verdünnt) bei 2000 U/min während 20 s aufgeschleudert. Die beiden Schichten werden 60 s bei 100°C getrocknet, und anschließend wird mit einer Dosis von 62 mJ/cm<sup>2</sup> bei einer Wellenlänge von 365 nm (polychromatisch) durch eine Lithographiemaske belichtet. Dann wird mit einem Tetramethylammoniumhydroxyd enthaltenden kommerziellen Entwickler 60 s entwickelt. Nachfolgend wird das Polyimid mit einer Ätzlösung auf der Basis von Cyclohexanol, Isopropanol und Ethanolamin geätzt; pro 2 µm Unterätzung ist eine Ätzdauer von ca. 1 min erforderlich. Anschließend werden mittels eines Sauerstoffplasmas (RF-Leistung: 500 W, Gasfluß: 30 sccm) für 20 s Lackreste von der ITO-Oberfläche entfernt.

3. Bei einem Druck von  $10^{-5}$  mbar wird durch konventionelles thermisches Aufdampfen eine Schicht aus N,N'-Bis(3-methylphenyl)-N,N'-bis(phenyl)-

benzidin (m-TPD) aufgebracht (Schichtdicke: 135 nm, Aufdampfrate: 0,2 nm/s). Ohne Änderung des Druckes, d.h. ohne Belüften des Vakuum-Rezipienten, wird anschließend durch thermisches Verdampfen eine Schicht aus Hydroxychinolin-Aluminium(III)-Salz (Alq) mit einer Dicke von 65 nm aufgebracht (Aufdampfrate: 0,2 nm/s).

4. Ohne Verwendung einer Maske wird durch thermisches Verdampfen Magnesium in einer Schichtdicke von 100 nm auf die aktive Fläche des Displays aufgebracht (Depositionsrate: 1 nm/s, Druck:  $10^{-5}$  mbar). Ohne das Vakuum zu unterbrechen, wird - ebenfalls durch thermisches Verdampfen - Silber in einer Schichtdicke von 100 nm auf die aktive Display-Fläche aufgebracht (Depositionsrate: 1 nm/s, Druck:  $10^{-5}$  mbar).

[0039] Das Display leuchtet deutlich sichtbar auch bei hellem Tageslicht unter Sonneneinstrahlung, die Emissionsfarbe ist grünlich-gelb.

#### Beispiel 3

Herstellung von organischen Leuchtdioden gemäß dem Stand der Technik bzw. gemäß der Erfindung

[0040] Es werden zwei Proben hergestellt, eine unter Verwendung einer konventionellen Schattenmaske (Probe A), die andere unter Anwendung des erfindungsgemäßen Verfahrens (Probe B).

#### Probe A:

[0041] Auf einer mit Indium-Zinn-Oxid beschichteten Glasplatte werden in bekannter Weise photolithographisch 2 mm breite ITO-Leiterbahnen erzeugt. Danach wird bei einem Druck von  $10^{-5}$  mbar eine 135 nm dicke Schicht aus N,N'-Bis(3-methylphenyl)-N,N'-bis(phenyl)-benzidin (m-TPD) abgeschieden. Ohne das Vakuum zu unterbrechen, wird dann eine 65 nm dicke Schicht aus Hydroxychinolin-Aluminium(III)-Salz (Alq) abgeschieden. Beide Schichten werden dabei durch thermisches Aufdampfen („Physical Vapor Deposition“, PVD) erzeugt (Depositionsrate: jeweils 0,2 nm/s). Durch eine Schattenmaske wird dann eine 100 nm dicke Magnesiumschicht und anschließend eine 100 nm dicke Silberschicht in der Weise abgeschieden, daß 2 mm breite metallische Leiterbahnen entstehen (Druck:  $10^{-5}$  mbar, Depositionsrate: 1 nm/s). Die metallischen Leiterbahnen verlaufen senkrecht zu den Leiterbahnen aus Indium-Zinn-Oxid, so daß durch die Anordnung die aktive, emittierende Fläche der organischen LED 2 x 2 mm<sup>2</sup> beträgt.

#### Probe B:

[0042] Auf einer mit Indium-Zinn-Oxid beschichteten Glasplatte werden in bekannter Weise photolithogra-



phisch 2 mm breite ITO-Leiterbahnen erzeugt. Die Glasplatte wird ca. 1 h bei einer Temperatur von 250°C ausgeheizt, dann wird ein kommerzieller Photolack auf der Basis von Polyglutarimid aufgeschleudert (Aufbringen während 10 s bei 700 U/min, Abschleudern für 30 s bei 4000 U/min). Die erhaltene Schicht wird 170 s bei 250°C auf einer Heizplatte getrocknet. Anschließend erfolgt eine Flutbelichtung bei einer Wellenlänge von 248 nm (polychromatisch) mit einer Dosis von 1000 mJ/cm<sup>2</sup>. Danach wird ein kommerzieller Photolack auf der Basis von Novolak/Diazochinon (10:1 mit (1-Methoxy-2-propyl)-acetat verdünnt) bei 2000 U/min während 20 s aufgeschleudert. Die beiden Schichten werden 60 s bei 100°C getrocknet, und anschließend wird mit einer Dosis von 62 mJ/cm<sup>2</sup> bei einer Wellenlänge von 365 nm (polychromatisch) durch eine Lithographiemaske belichtet. Dann wird mit einem Tetramethylammoniumhydroxyd enthaltenden kommerziellen Entwickler - je nach dem gewünschten Überstand der oberen Schicht - 40 bis 80 s entwickelt; bei einer Entwicklungszeit von 60 s wird beispielsweise ein Überstand von etwa 10 µm erhalten. Die Schichtdicke der unteren Schicht beträgt etwa 900 nm; beide Schichten zusammen sind etwa 2,6 µm dick. Anschließend werden mittels eines Sauerstoffplasmas (RF-Leistung: 500 W, Gasfluß: 30 sccm) für 20 s Lackreste von der ITO-Oberfläche entfernt. Danach wird bei einem Druck von 10<sup>-5</sup> mbar eine 135 nm dicke Schicht aus N,N'-Bis(3-methylphenyl)-N,N'-bis(phenyl)-benzidin (m-TPD) abgeschieden. Ohne das Vakuum zu unterbrechen, wird dann eine 65 nm dicke Schicht aus Hydroxychinolin-Aluminium(III)-Salz (Alq) abgeschieden. Beide Schichten werden dabei durch thermisches Aufdampfen („Physical Vapor Deposition“, PVD) erzeugt (Depositionsrates: jeweils 0,2 nm/s). Ohne Verwendung einer Schattenmaske wird dann Magnesium und anschließend Silber flächig abgeschieden (Druck: 10<sup>-5</sup> mbar, Depositionsrates: 1 nm/s, Dicke: jeweils 100 nm). Aufgrund der vorhandenen Anordnung aus zwei strukturierten Photolackschichten entstehen dabei 2 mm breite metallische Leiterbahnen. Die metallischen Leiterbahnen verlaufen senkrecht zu den Leiterbahnen aus Indium-Zinn-Oxid, so daß durch die Anordnung die aktive, emittierende Fläche der organischen LED 2 x 2 mm<sup>2</sup> beträgt.

[0043] Bei einem Vergleich der emittierten Lichtintensität in Abhängigkeit von der erforderlichen Stromdichte von Probe A und Probe B zeigt sich, daß mittels des Verfahrens nach der Erfindung organische Leuchtdioden hergestellt werden können, die gegenüber solchen, die nach dem bekannten Stand der Technik hergestellt werden, keine Nachteile aufweisen. Wie bereits ausgeführt, weisen sie aber erhebliche Vorteile auf.

#### Patentansprüche

1. Verfahren zur Herstellung organischer elektrolumi-

neszierender Bauteile mit einer strukturierten Elektrode, insbesondere Displays mit einer strukturierten Metallelektrode, **dadurch gekennzeichnet**,

- daß auf eine auf einem Substrat befindliche Bottom-Elektrode mindestens zwei Schichten aufgebracht werden, wobei die erste Schicht elektrisch isolierend ist und beim Aufbringen der zweiten Schicht nicht geschädigt wird und zwischen den beiden Schichten eine definierte Grenze erhalten bleibt, und wobei die erste Schicht eine höhere Löslichkeitsrate in einem flüssigen Entwickler aufweist als die zweite Schicht und die zweite Schicht strukturierbar ist,
  - daß die zweite Schicht strukturiert und die Struktur in die erste Schicht übertragen wird,
  - daß auf die zweite Schicht wenigstens eine organische Funktionsschicht aufgebracht wird,
  - und daß auf der organischen Funktionsschicht eine Top-Elektrode abgeschieden wird.
2. Verfahren nach Anspruch 1, **dadurch gekennzeichnet**, daß die erste Schicht und/oder die zweite Schicht aus einem organischen filmbildenden Material besteht.
  3. Verfahren nach Anspruch 2, **dadurch gekennzeichnet**, daß die erste Schicht und/oder die zweite Schicht aus einem Photolack besteht.
  4. Verfahren nach Anspruch 2 oder 3, **dadurch gekennzeichnet**, daß die erste Schicht aus einem Lack oder einem positiven Photolack und die zweite Schicht aus einem positiven oder negativen Photolack besteht, wobei im Falle einer ersten Schicht aus Photolack diese vor dem Aufbringen der zweiten Schicht flutbelichtet wird.
  5. Verfahren nach Anspruch 3 oder 4, **dadurch gekennzeichnet**, daß die erste Schicht aus einem positiven Photoresist auf der Basis von Polyglutarimid oder Polybenzoxazol besteht.
  6. Verfahren nach einem der Ansprüche 3 bis 5, **dadurch gekennzeichnet**, daß die zweite Schicht aus einem positiven Photoresist auf der Basis Novolak/Diazochinon besteht.
  7. Verfahren nach einem der Ansprüche 3 bis 5, **dadurch gekennzeichnet**, daß die zweite Schicht aus einem negativen Photoresist auf der Basis Novolak/Photosäure besteht.
  8. Verfahren nach einem der Ansprüche 2 bis 4, **dadurch gekennzeichnet**, daß die erste Schicht aus einem alkalisch entwickelbaren nicht-photo-



sensitiven Polyimid besteht.

5

10

15

20

25

30

35

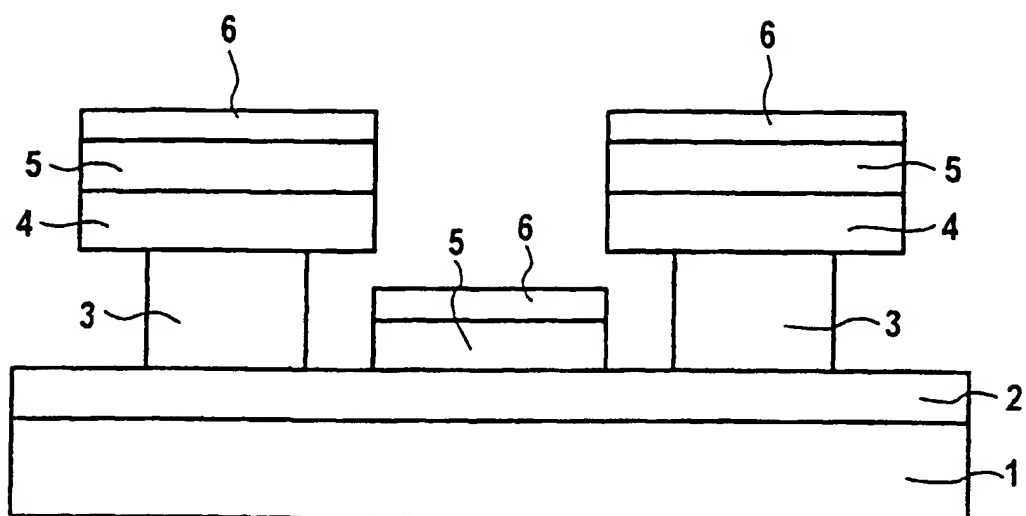
40

45

50

55

9



(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 910 128 A3

(12)

## EUROPÄISCHE PATENTANMELDUNG

(88) Veröffentlichungstag A3:  
08.12.1999 Patentblatt 1999/49

(51) Int. Cl.<sup>6</sup>: H01L 51/20, G03F 7/09

(43) Veröffentlichungstag A2:  
21.04.1999 Patentblatt 1999/16

(21) Anmeldenummer: 98118694.3

(22) Anmeldetag: 02.10.1998

(84) Benannte Vertragsstaaten:  
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU  
MC NL PT SE  
Benannte Erstreckungsstaaten:  
AL LT LV MK RO SI

(30) Priorität: 15.10.1997 DE 19745610

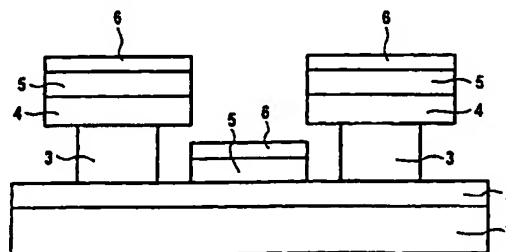
(71) Anmelder:  
SIEMENS AKTIENGESELLSCHAFT  
80333 München (DE)

(72) Erfinder:  
• Herbst, Waltraud  
91080 Uttenreuth (DE)  
• Günther, Ewald, Dr.  
91074 Herzogenaurach (DE)  
• Leuschner, Rainer, Dr.  
91091 Grossenseebach (DE)  
• Simmerer, Jürgen, Dr.  
91056 Erlangen (DE)

### (54) Herstellung von organischen elektrolumineszierenden Bauteilen

(57) Ein neuartiges Verfahren zur Herstellung organischer elektrolumineszierender Bauteile mit einer strukturierten Elektrode, insbesondere Displays mit einer strukturierten Metallelektrode, umfaßt folgende Schritte:

- Auf eine auf einem Substrat (1) befindliche Bottom-Elektrode (2) werden mindestens zwei Schichten (3, 4) aufgebracht, wobei die erste Schicht (3) elektrisch isolierend ist und beim Aufbringen der zweiten Schicht (4) nicht geschädigt wird und zwischen den beiden Schichten eine definierte Grenze erhalten bleibt, und wobei die erste Schicht eine höhere Löslichkeitsrate in einem flüssigen Entwickler aufweist als die zweite Schicht und die zweite Schicht strukturierbar ist,
- die zweite Schicht (4) wird strukturiert und die Struktur in die erste Schicht (3) übertragen,
- auf die zweite Schicht (4) wird wenigstens eine organische Funktionsschicht (5) aufgebracht,
- auf der organischen Funktionsschicht (5) wird eine Top-Elektrode (6) abgeschieden.



:P 0 910 128 A3



Europäisches  
Patentamt

## EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung

EP 98 11 8694

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.6)
A	EP 0 732 868 A (PIONEER ELECTRONIC CORP) 18. September 1996 (1996-09-18) * Zusammenfassung * * Spalte 8, Zeile 19 - Spalte 10, Zeile 8; Abbildungen 1-7 *	1,2,8	H01L51/20 G03F7/09
A	DE 44 01 590 A (SIEMENS AG) 27. Juli 1995 (1995-07-27) * Zusammenfassung *	1-6	
A	EP 0 341 843 A (IBM) 15. November 1989 (1989-11-15) * Seite 2, Zeile 23 - Seite 3, Zeile 10; Abbildungen *	1-7	
A	US 5 360 698 A (HANRAHAN MICHAEL J) 1. November 1994 (1994-11-01) * Spalte 3, Zeile 57 - Spalte 4, Zeile 57; Abbildung 2 *	1-6	
			RECHERCHIERTE SACHGEBIETE (Int.Cl.6)
			H01L G03F H05B
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort <b>DEN HAAG</b>		Abschlußdatum der Recherche <b>13. Oktober 1999</b>	Prüfer <b>De Laere, A</b>
KATEGORIE DER GENANNTEN DOKUMENTE		T : der Erfindung zugrunde liegende Theorien oder Grundsätze E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus anderen Gründen angeführtes Dokument & : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	
X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : mündliche Offenbarung P : Zwischenliteratur			

EPO FORM 1503 03.82 (P04C03)

**ANHANG ZUM EUROPÄISCHEN RECHERCHENBERICHT  
 ÜBER DIE EUROPÄISCHE PATENTANMELDUNG NR.**

EP 98 11 8694

In diesem Anhang sind die Mitglieder der Patentfamilien der im obengenannten europäischen Recherchenbericht angeführten Patentdokumente angegeben.

Die Angaben über die Familienmitglieder entsprechen dem Stand der Datei des Europäischen Patentamts am  
 Diese Angaben dienen nur zur Unterrichtung und erfolgen ohne Gewähr.

13-10-1999

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
EP 0732868     A	18-09-1996	JP     8315981 A US     5701055 A	29-11-1996 23-12-1997
DE 4401590     A	27-07-1995	KEINE	
EP 0341843     A	15-11-1989	JP     1975197 C JP     2017643 A JP     7006058 B	27-09-1995 22-01-1990 25-01-1995
US 5360698     A	01-11-1994	KEINE	

EPO FORM P0461

Für nähere Einzelheiten zu diesem Anhang : siehe Amtsblatt des Europäischen Patentamts, Nr.12/82